*НаціональнийтехнічнийуніверситетУкраїни*

*‘Київськийполітехнічнийінститут’*

*Факультетінформатикитаобчислювальноїтехніки*

*Кафедраобчислювальноїтехніки*

***Лабораторна робота №2***

*Виконав: Коноз А.О.*

*Група: ІО-21*

*Номер зк: 2112*

*Перевірив: Поспішний О.С.*

*Київ — 2014*

***Вихідні дані***

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| a4 | a2 | Спосіб адресації мікрокоманд | Ємність ПМК(слів) | Використання зони для перевірки слова МК |
| 0 | 0 | примусовий | 32 | на непарність |

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| а6 | а5 | а4 | Тривалість мікрооперації підсумовування | Початкова адреса мікропрограми |
| 0 | 0 | 0 | 7 | відсутня |

***Виконання завдання***

1. **Зона**

1) Розрядність адреси:

2) Довжина поля константи:

3) Довжина поля управління мультиплексором:

4) Таблиця кодування розрядів поля управління мультиплексором:

|  |  |
| --- | --- |
|  | УС |
| 00 | 0 |
| 01 | Х |
| 10 | - |
| 11 | 1 |

5) Довжина зони :

1. **Зона**

1) Кількість управляючих сигналів: 5

2) Карта програмування:

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
|  |  | | | | |
|  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |

1. **Зона**

1) Максимальна тривалість МО дорівнює:

2) Максимальна затримка:

3) Довжина зони :

1. **Довжина слова МК**
2. **Розміщення мікрокоманд в ПМК**

1) Початкова адреса:

1. **Карта програмування БМУ**

|  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| № МК | Адреса |  | |  | | | | |  | |  |
|  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |

1. **Висновок**

*У даній роботі побудована функціональна схема в програмі AFDK 2.0, яка виконує обчислення функції з 16-х розрядними значеннями в якості операндів. Значення A та В записуються в регістри RGA та RGB відповідно, де RGB являється лічильником. В якості ділення на 2 була використана операція зсуву значень праворуч. В якості управляючого пристрою виступає БМУ з параметрами, що вказані в вихідних даних.*